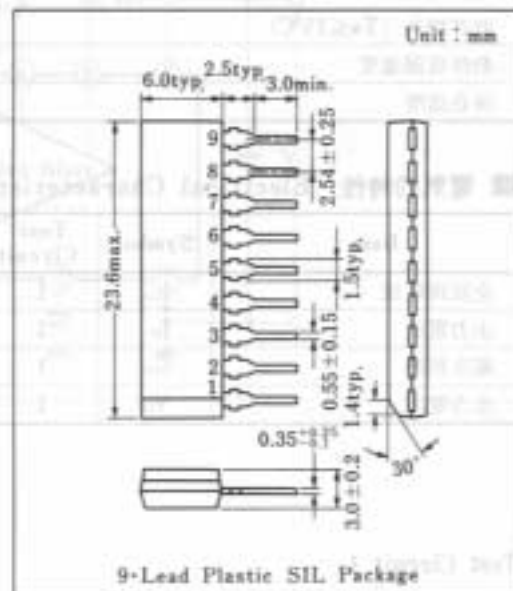


AN278

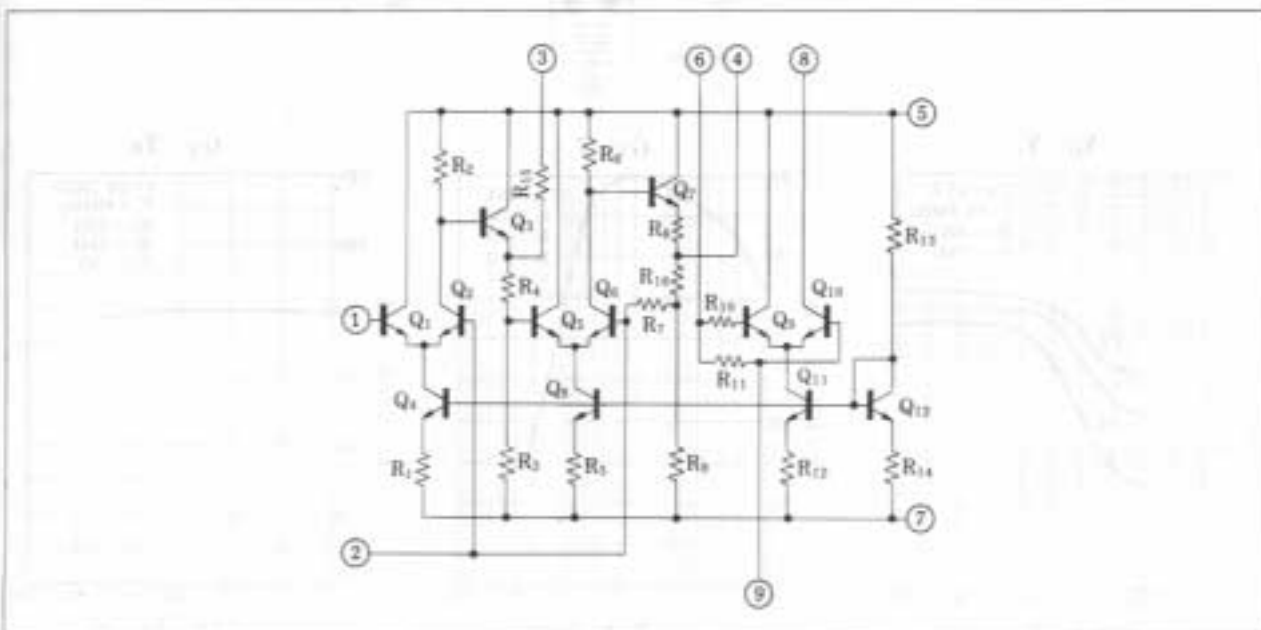
FM 中間周波増幅回路 / FM IF Amplifier Circuit

■ 特徴 / Features

- リミッタレベルのバラツキが少なく、対称性がよい
- 2段目ブロックと3段目ブロックは直結もでき、また選択度がより必要ならば、セラミックフィルタなどの集中フィルタを接続できる
- PLL マルチなどを十分動作させられるようにリミッタレベルを上げている
- チューニングメータ回路を接続可能
- 扱いやすい 9 ピンプラスチック SIL パッケージ
- Uniformity in limiter levels and symmetry in characteristics
- Suitable for 2nd and 3rd-stage direct coupling, also for connection with ceramic filters
- Limiter level highly sufficient for PLL multiplex operation
- Tuning meter circuit can be connected
- Compact 9-lead single-in-line plastic package



■ 等価回路 / Schematic Diagram



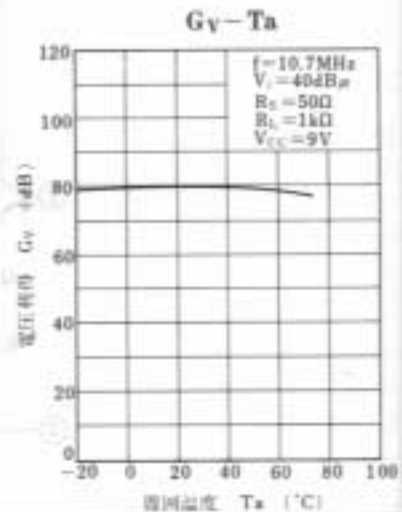
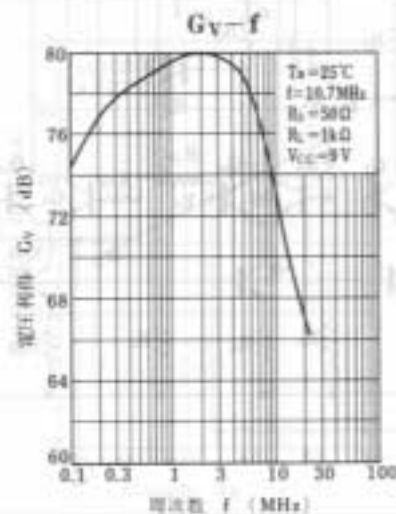
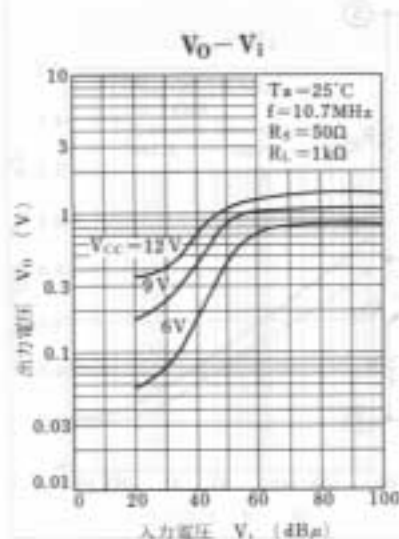
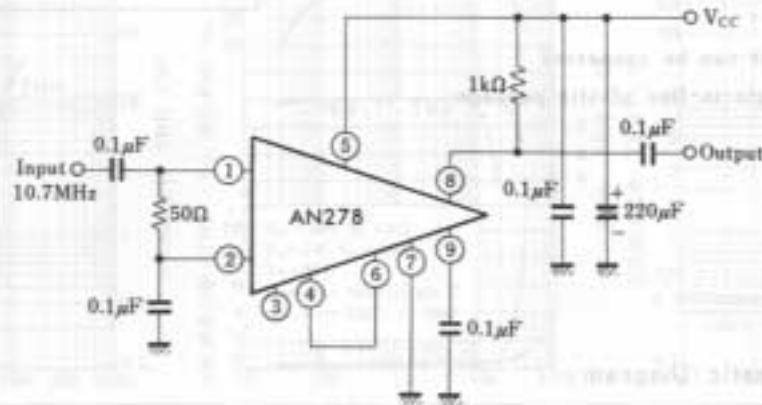
■ 絶対最大定格/Absolute Maximum Ratings ($T_a=25^\circ\text{C}$)

Item	Symbol	Rating	Unit
電源電圧	V_{CC}	12	V
電源電流	I_{CC}	22	mA
許容損失 ($T_a \leq 75^\circ\text{C}$)	P_D	270	mW
動作周囲温度	T_{opr}	$-20 \sim +75$	$^\circ\text{C}$
保存温度	T_{stg}	$-55 \sim +125$	$^\circ\text{C}$

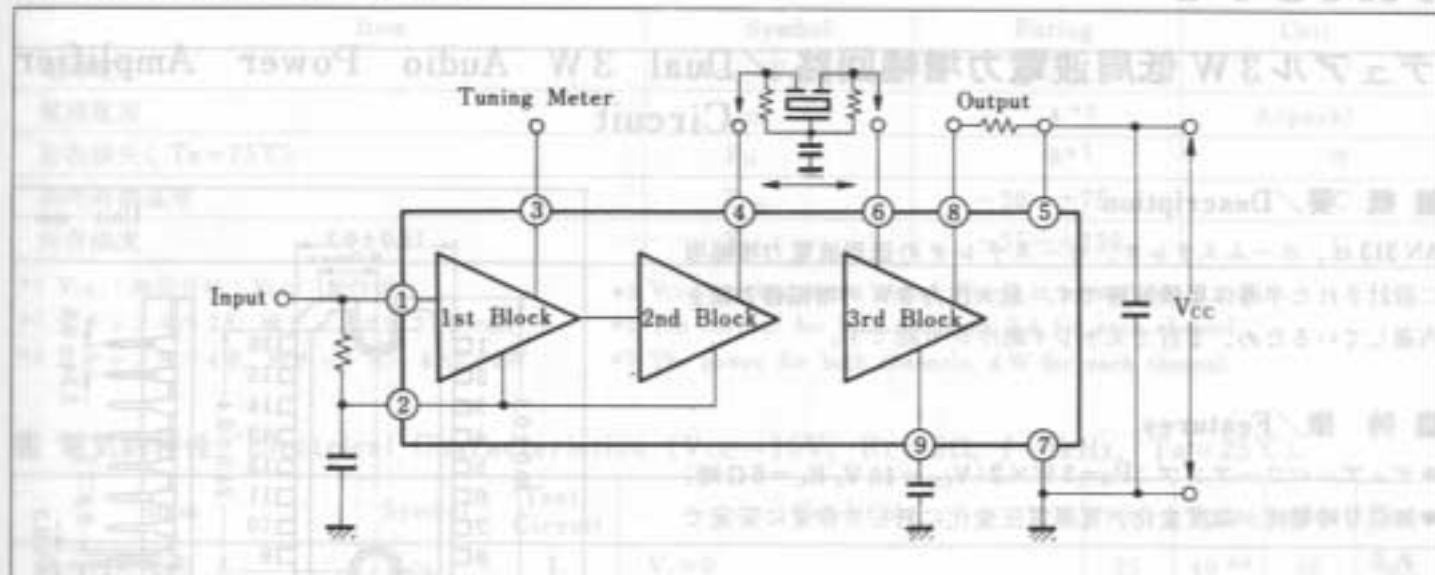
■ 電気的特性/Electrical Characteristics ($V_{CC}=9\text{V}$, $T_a=25^\circ\text{C}$)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
全回路電流	I_{tot}	1	$V_i = 0$	8	10.5	12.9	mA
出力電流	I_O	1	$V_i = 0$	1.9	2.4	2.9	mA
電圧利得	G_v	1	$V_i = 40\text{dB}\mu$, $f = 10.7\text{MHz}$	72.5	75.0	77.5	dB
出力電圧	V_O	1	$V_i = 80\text{dB}\mu$	0.9	1.1		V_{rms}

Test Circuit 1



■ ブロック図/Block Diagram



■ 応用回路例/ Application Circuit

