

6932852 PANASONIC INDL. ELECTRONIC
VTR用72C 06524 DT-77-07-09
MN6163A, MN6163AS

MN6163A, MN6163AS

VTRカラー信号処理回路用 CMOS LSI CMOS LSI's for Color Signal Processing

■ 概要

MN6163A, MN6163AS は、VHS 方式 VTR のカラー信号処理回路用 CMOS LSI で、デジタル信号処理部が1チップに集積されています。AN6366N との組合わせて、NTSC 方式の 2H/4H/6H の各モードのカラー信号処理ができます。また、AN6367 との組合わせて、PAL/擬似 SECAM/擬似 NTSC の3方式のカラー信号処理ができます。

■ Description

The MN6163A, MN6163AS are CMOS circuits for use in VTR color signal processing circuitry for VHS system video tape recorders.

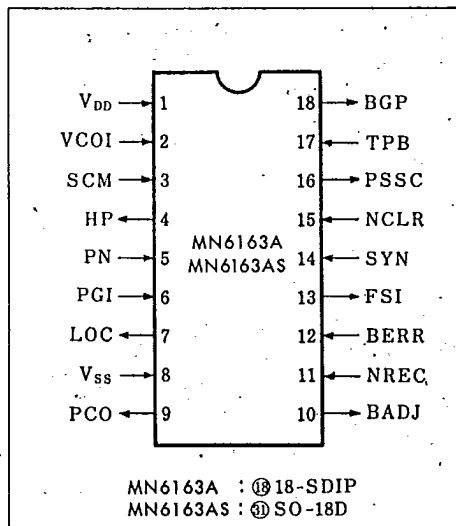
The MN6163A(MN6163AS) and AN6366N configurations are used for the NTSC VTR system (2, 4 and 6 hours).

The MN6163A(MN6163AS) and AN6367 configurations are used for the PAL/SECAM(625 lines, 50 fields) and modified NTSC (4.43MHz, 525 lines, 60 fields) VTR systems.

■ 特徴

- 記録時は、AFC (Automatic Frequency Control) と REC APC (Automatic Phase Control) とにより、ビデオカラー信号を低域周波数に変換できる。
- 再生時は、P.B. APC とサイドロック検出回路とにより、低域に変換されたカラー信号を元の色副搬送波周波数のビデオカラー信号に変換できる。
- MN6163A, MN6163AS は、次の機能を有する。
ロータリー回路、DPLL (Digital Phase Locked Loop) 回

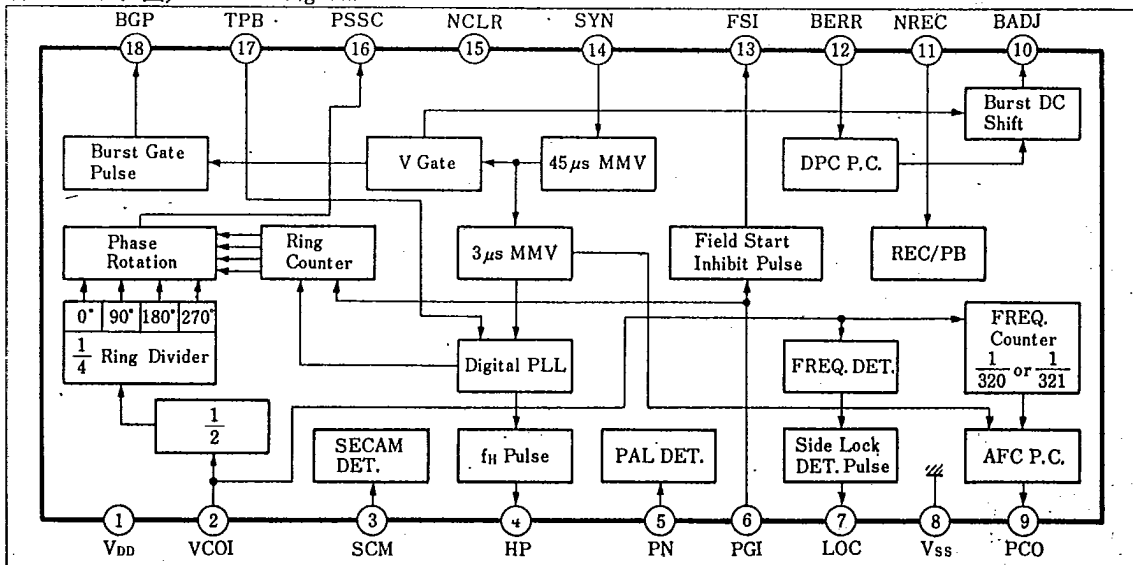
■ 端子配置図/Pin Assignment



路、サイドロック検出回路、フィールドスタートインヒビットパルス発生回路、バーストアジャストパルス発生回路、バーストゲートパルス発生回路、モノマルチ回路、位相比較回路。

- 小型化、簡易化ができ、高信頼性。
- 5V, 3mA の低消費電力。
- MN6163A: 18ピンプラスチックSDILパッケージ
MN6163AS: 18ピンバナフラットパッケージ (SO-18D)

■ ブロック図/Block Diagram



6932852 PANASONIC INDL. ELECTRONIC
VTR用72C 06525 D
MN6163A, MN6163AS

T-77-07-09

■ 絶対最大定格/Absolute Maximum Ratings ($T_a=25^\circ\text{C}$)

Item	Symbol	Rating	Unit
電源電圧	V_{DD}	$-0.3 \sim +8.0$	V
入力電圧	V_I	$-0.3 \sim V_{DD}+0.3$	V
出力電圧	V_O	$-0.3 \sim V_{DD}+0.3$	V
動作周囲温度	T_{opr}	$-10 \sim +70$	$^\circ\text{C}$
保存温度	T_{stg}	$-55 \sim +125$	$^\circ\text{C}$

■ 動作条件/Operating Conditions ($V_{SS}=0\text{V}$, $T_a=25 \pm 2^\circ\text{C}$)

Item	Symbol	Condition	min.	typ.	max.	Unit
電源電圧	V_{DD}		4.5	5.0	5.5	V
VCO入力周波数	f_{VCO}	NTSC		5.03		MHz
		PAL		5.02		MHz
VCO入力振幅	V_{VCO}	Cカット ($C=1,000\text{pF}$) Sin波入力	0.3	0.5		V_{p-p}

■ DC電気的特性/DC Electrical Characteristics

($V_{DD}=5\text{V}$, $V_{SS}=0\text{V}$, $T_a=25 \pm 2^\circ\text{C}$, $f_{VCO}=5.03\text{MHz/NTSC}$, $5.02\text{MHz/PAL} \cdot \text{SECAM}$)

Item	Symbol	Condition	min.	typ.	max.	Unit
電源電流	I_{DD}	無負荷			3	mA
消費電力	P_{tot}	無負荷			15	mW
入力端子1	入力電圧ハイレベル	V_{IH1}	3.5		V_{DD}	V
PGI, SYN	入力電圧ローレベル	V_{IL1}	V_{SS}		1.5	V
入力端子2	入力電圧ハイレベル	V_{IH2}	3.5		V_{DD}	V
SCM, PN, NREC, BERR, TPB (ブルロー付)	入力電圧ローレベル	V_{IL2}	V_{SS}		1.5	V
	入力電流ハイレベル	I_{IH2}	$V_I=5.0\text{V}$		300	μA
入力端子3	入力電圧ハイレベル	V_{IH3}	3.5		V_{DD}	V
NCLR	入力電圧ローレベル	V_{IL3}	V_{SS}		1.5	V
(ブルハイ付)	入力電流ローレベル	I_{IL3}	$V_I=0\text{V}$		-300	μA
出力端子1	出力電流ハイレベル	I_{OH1}	$V_{OH}=3.5\text{V}$	-0.5		mA
HP, PSSC	出力電流ローレベル	I_{OL1}	$V_{OL}=1.5\text{V}$	0.5		mA
出力端子2	出力電流ハイレベル	I_{OH2}	$V_{OH}=2.5\text{V}$	-2.5	-5.0	mA
LOC, PCO, BADJ, BGP (3値出力)	出力電流ローレベル	I_{OL2}	$V_{OL}=2.5\text{V}$	2.5	5.0	mA
	出力リーク電流	I_{Leak2}	$V_O=5.0\text{V}$, 0V (ハイインピーダンス状態)		± 5	μA
出力端子3	出力電流ハイレベル	I_{OH3}	$V_{OH}=4.3\text{V}$	-0.5		mA
FSI	出力電流ローレベル	I_{OL3}	$V_{OL}=0.7\text{V}$	0.5		mA

■ AC電気的特性/AC Electrical Characteristic

($V_{DD}=5\text{V}$, $V_{SS}=0\text{V}$, $T_a=25 \pm 2^\circ\text{C}$, $f_{VCO}=5.03\text{MHz/NTSC}$, $5.02\text{MHz/PAL} \cdot \text{SECAM}$)

Item	Symbol	Condition	min.	typ.	max.	Unit
PSSC端子	2次高調波成分	V_{2th}/V_I			-40	dB
		SECAMモード				

6932852 PANASONIC INDL・ELECTRONIC
VTR用72C 06526 D
MN6163A, MN6163AS

T-77-07-09

■ 端子説明

端子番号	記号	端子名	説明													
1	V _{DD}	電源端子	"H" 電位・5V													
8	V _{SS}	電源端子	"L" 電位 GND													
2	VCOI	VCO クロック入力	VCO からのクロック入力端子 容量を外付し、直流カットで入力する。 発振周波数 $f_{vco} = \begin{cases} 5.03\text{MHz} & (320f_H: \text{NTSC}) \\ 5.02\text{MHz} & (321f_H: \text{PAL, SECAM}) \end{cases}$													
3	SCM	NTSC・PAL・SECAM 選択入力	"H" 電位入力で SECAM 方式を選択 (プルロー抵抗付) NTSC, PAL 方式では入力 "OPEN" または "L" 電位入力とする。													
5	PN	NTSC・PAL・SECAM 選択入力	"H" 電位入力で PAL・SECAM 方式を選択 (プルロー抵抗付) NTSC 方式では "L" 入力または "OPEN" にする。													
11	NREC	REC, P.B. 選択入力	記録時 "L" 入力または "OPEN" にする。 再生時 "H" 入力。 (プルロー抵抗付)													
15	NCLR	システムクリア入力	テストモード。システムの初期設定を行う。 (プルハイ抵抗付)													
14	SYN	同期信号入力	ビデオ信号より分離した複合同期信号 (Composite Sync.) 入力 端子。 (正極性パルス入力)													
18	BGP	バーストゲート パルス出力	3値の負極性パルス。3.6 μ s 幅 (ハイインピーダンス出力: バース ト up-down 用) と 2.8 μ s 幅 ("L" 電位出力: 位相比較用) の 2 種 のパルスを重畳。 H-SYNC の立上りから、3.8 μ s 遅れて出力され、垂直同期期間中 は出力されない。													
4	HP	水平パルス出力	H-SYNC 立上りから 2.4 μ s 遅れた幅 4 μ s の正極性パルス出力、 DPLL の出力。 (特殊再生用)													
9	PCO	位相比較器出力	H-SYNC の立上りを基準とし、 f_{vco} を分周して得た f_H との位相差 を進み期間 "H" 電位、遅れ期間 "L" 電位、他の期間ハイイン ピーダンス出力として出力する。													
17	TPB	特殊再生選択入力	特殊再生時 "H" 入力。 (プルロー抵抗付) ● ROTARY のクロック入力を DPLL 出力から H-SYNC に切 り換える。 ● FSI 期間、LOC 出力禁止を中止する。 ● PAL モード時、BADJ 出力を禁止。 NTSC-4H, PAL-6H, 4ヘッド機対応													
16	PSSC	低域変換 色副搬送波 出力	ROTARY した低域変換色副搬送波 (f_s) を出力する。 $f_s = \begin{cases} 40f_H & (629\text{kHz}) \cdots \text{NTSC} \\ 40\frac{1}{2}f_H & (627\text{kHz}) \cdots \text{PAL, SECAM} \end{cases}$ <table><tr><th colspan="2"></th><th>NTSC</th><th>PAL</th><th>SECAM</th></tr><tr><td rowspan="2">PGI [パルス]</td><td>"L"</td><td>1Hごとに 90°遅れ位相</td><td>1Hごとに 90°遅れ位相</td><td rowspan="2">位相一定</td></tr><tr><td>"H"</td><td>1Hごとに 90°進み位相</td><td>位相一定</td></tr></table>			NTSC	PAL	SECAM	PGI [パルス]	"L"	1Hごとに 90°遅れ位相	1Hごとに 90°遅れ位相	位相一定	"H"	1Hごとに 90°進み位相	位相一定
		NTSC	PAL	SECAM												
PGI [パルス]	"L"	1Hごとに 90°遅れ位相	1Hごとに 90°遅れ位相	位相一定												
	"H"	1Hごとに 90°進み位相	位相一定													
6	PGI	ヘッドSWパルス入力	ヘッド切換信号入力端子													
10	BADJ	バースト補正 パルス出力	PAL 再生時のみ出力される (3値出力)。通常ハイインピーダンス 出力で、バーストゲートタイミングに 2.8 μ s 幅の "H" 電位パル スと "L" 電位パルスを交互に出力する。													
13	FSI	フィールドスタート インヒビットパルス出力	PGI 入力の変化タイミングから 15~17H 幅の正極性パルスを出力 する。													
12	BERR	バースト補正 エラーパルス入力	PAL 再生時 16H 期間中に 6 発以上パルスが入力された場合エラー と判定し、6 発目のパルスが入力された時点で BADJ パルス出力 の位相を反転する。 (プルロー抵抗付)													
7	LOC	サイドロック検出出力	VCO の周波数が 規定範囲にあるか否かを 8H 周期で判定する。通 常ハイインピーダンス出力であるが、周波数が低い場合、8H に 1 回 1H 幅の "L" 電位パルスを、高い場合、8H に 1 回 1H 幅の "H" 電位パルスを出力する。垂直同期期間 (FSI の "H" 期間) は出力しない。 $\begin{cases} \text{NTSC: } (320-1.25)f_H < f_{vco} < (320+1.5)f_H \\ \text{PAL: } (321-1.1)f_H < f_{vco} < (321+0.9)f_H \end{cases}$													

6932852 PANASONIC INDL. ELECTRONIC

72C 06527 D

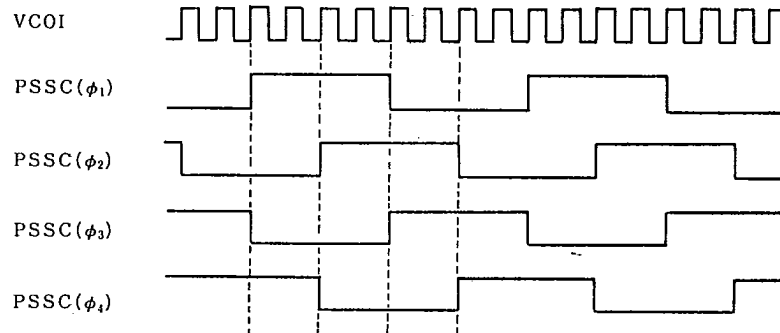
VTR用

MN6163A, MN6163AS

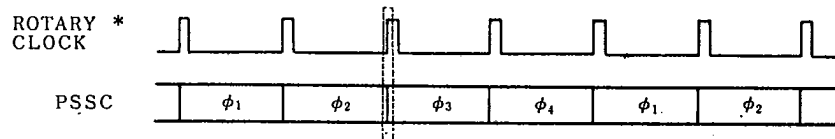
T-77-07-09

■ タイミング図/Timing Diagram

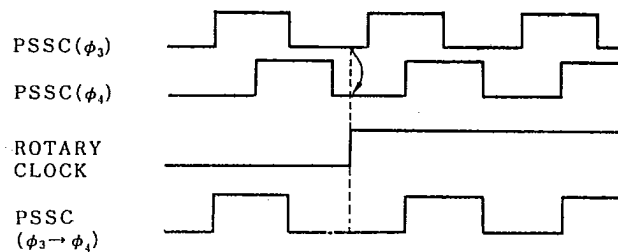
1. ロータリ回路(PSSC出力)



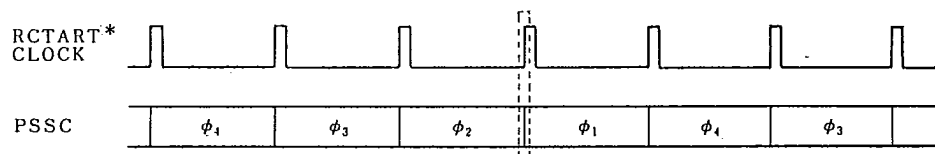
① NTSC (PGI="L"), PAL (PGI="L") モード



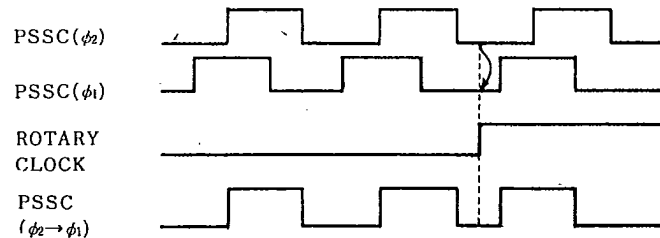
● ROTARY CLOCK入力時のPSSC切換えの一例(上図 [] の拡大を示す)



② NTSC (PGI="H") モード



● ROTARY CLOCK入力時のPSS切換えの一例(上図 [] の拡大を示す)



③ PAL (PGI="L"), SECAM モード

- ・ ROTARY CLOCKによるPSSC出力の切換えなし。
- ・ 1相出力。

* ROTARY CLOCKについて

通常再生時 (TPB="L") : f_{DPLL} (DPLL回路出力)特殊再生時 (TPB="H") : f_{MM} (モノマルチ回路出力)

6932852 PANASONIC INDL. ELECTRONIC

72C 06528 D

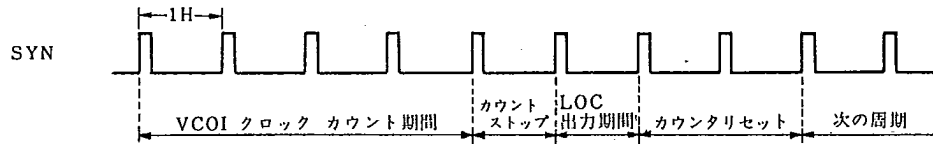
VTR用

MN6163A, MN6163AS

T-77-07-09

2. サイドロック検出回路(LOC出力)

① NTSC・PLAY, PAL・PLAY



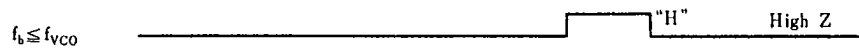
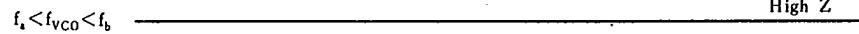
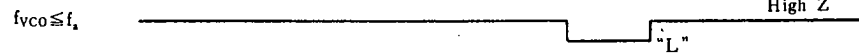
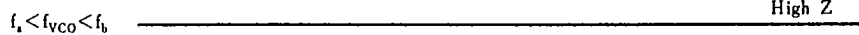
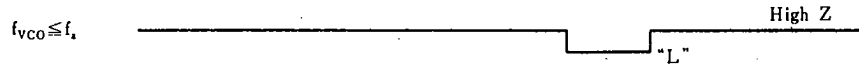
上図のようにLOCは、1周期8H期間とし、VCOIクロックカウント期間(4H)内に入力されるクロック数により
 "H", *High Z, "L"の3値を1H期間出力する。

 f_{vco} : VCO入力周波数

 f_a : LOC="L"とする上限周波数

 f_b : LOC="H"とする下限周波数

NTSC・PLAY, PAL・PLAYモードにおけるLOC出力波形

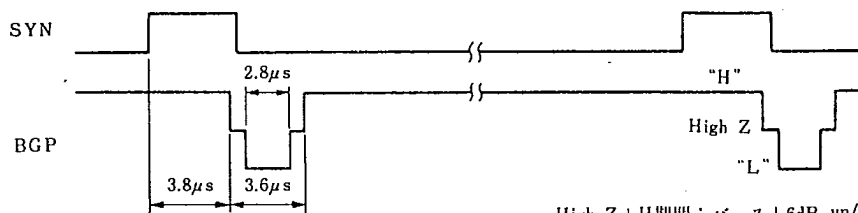
i) NTSC・PLAYモード $f_a = (320 - 1.25)f_H$ $f_b = (320 + 1.5)f_H$ ii) PAL・PLAY $f_a = (321 - 1.1)f_H$ $f_b = (321 + 0.9)f_H$ 

・垂直同期期間は、ハイ インピーダンス状態。ただし、特殊再生時(TPB="H")は通常出力。

② NTSC・REC, PAL・REC, SECAMモード

ハイ インピーダンス状態。

3. バーストゲートパルス発生回路(BGP出力)



High Z+H期間: バースト6dB up/down用タイミング
 High Z+L期間: APC位相比較用タイミング

・ 垂直同期期間は"H"出力。ただし、特殊再生時(TPB="H")は通常出力。

6932852 PANASONIC INDL. ELECTRONIC

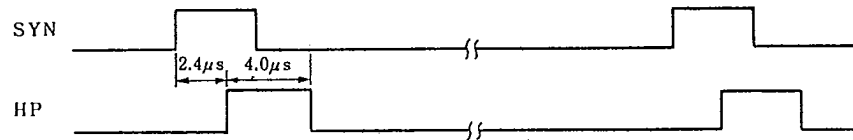
72C 06529 D

VTR用

MN6163A, MN6163AS

T-77-07-09

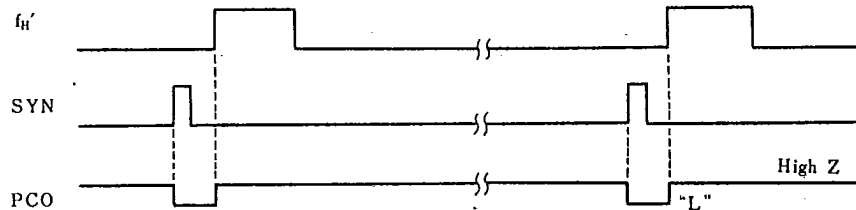
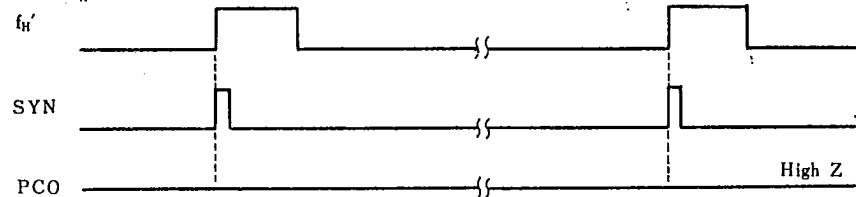
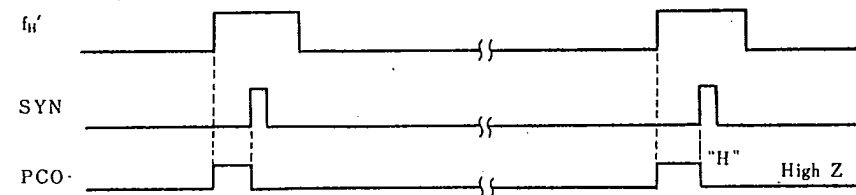
4. DPLL回路(HP出力)



5. 位相比較回路(PCO出力)

① NTSC・REC, PAL・REC, SECAMモード

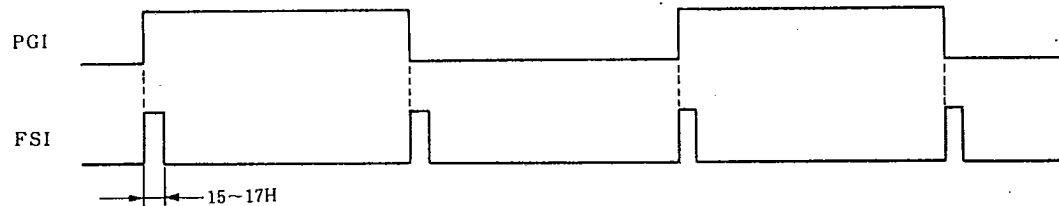
VCO入力(f_{VCO})を n 分周して得た f_H' と、H-SYNC(f_H)との位相差を比較する。
(NTSC: 320分周, PAL・SECAM: 321分周)

i) SYNに対し f_H' が遅れ位相ii) SYNと f_H' とが同相iii) SYNに対し f_H' が進み位相

② NTSC・PLAY, PAL・PLAYモード

ハイインピーダンス状態。

6. フィールドスタートインヒビットパルス発生回路(FSI出力)



6932852 PANASONIC INDL. ELECTRONIC

72C 06530 D

VTR用

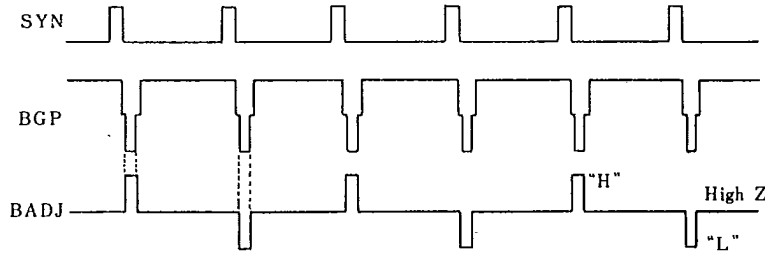
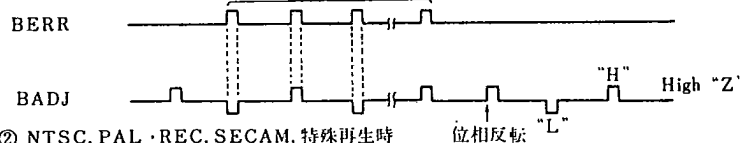
MN6163A, MN6163AS

T-77-07-09

7. バーストアジャストパルス発生回路 (BADJ 出力)

① PAL・PLAY

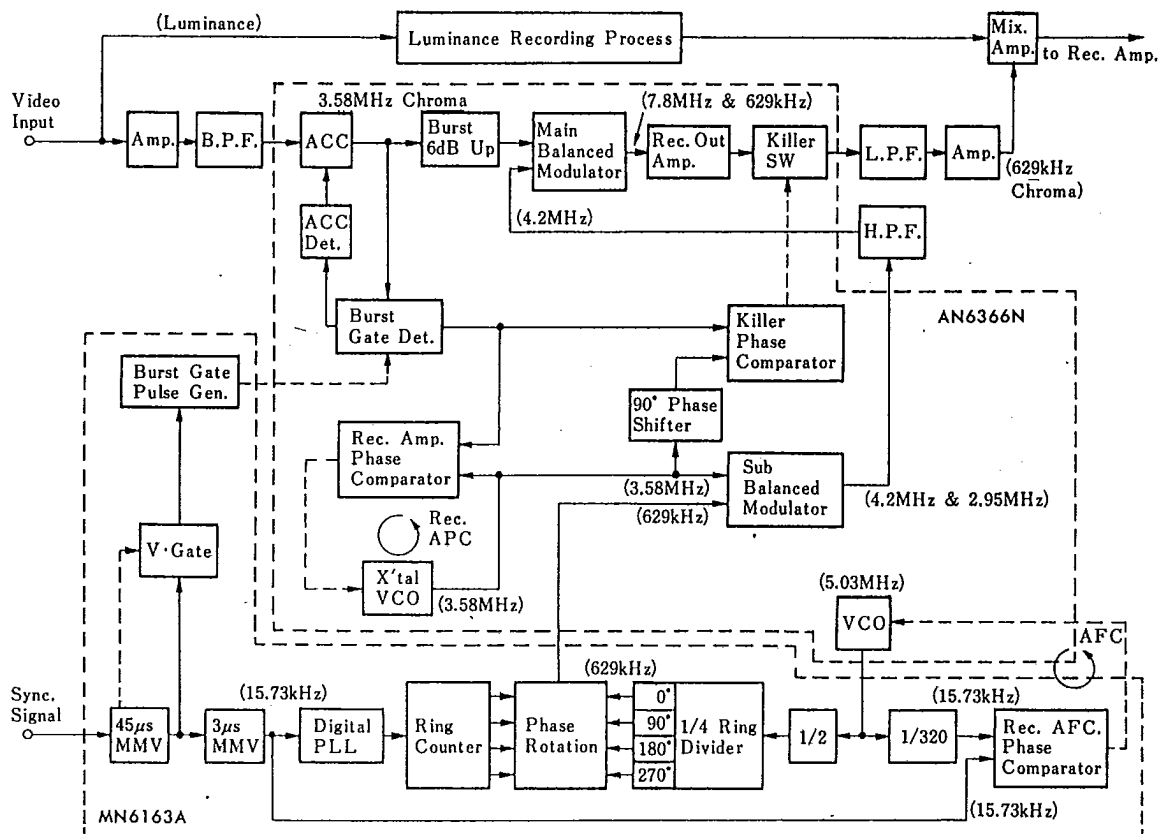
i) BERRパルス入力のないとき

ii) BERRパルス入力ありのとき (バーストBADJとか同極体になったとき)
16期間中にBERR 6パルス以上入力によりBADJは位相反転する。② NTSC, PAL・REC, SECAM, 特殊再生時
(TPB="H") ハイインピーダンス状態。

■ VTR 記録カラー信号処理回路ブロック図/VTR Recording Color Signal Processing Block Diagram

● NTSC SYSTEM 記録時の動作

REC APC ループにより、水晶発振信号 (X'tal VCO) とカラーバーストを位相同期させ、AFC ループにより、VCO 発振周波数を低域周波数 (40Hz) の8倍に自動調整します。



6932852 PANASONIC INDL. ELECTRONIC
VTR用72C 06531 D
MN6163A, MN6163AS

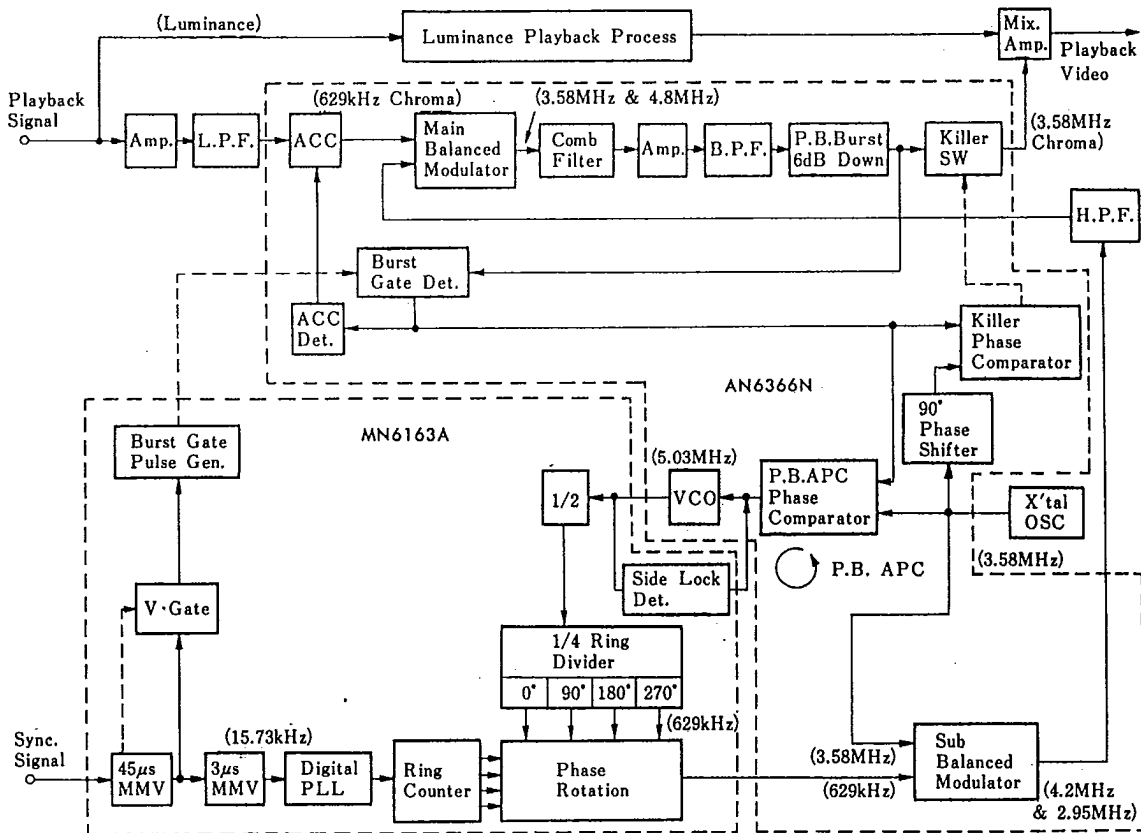
T-77-07-09

■ VTR 再生カラー信号処理回路ブロック図

VTR Playback Color Signal Processing Block Diagram

● NTSC SYSTEM 再生時の動作

P.B.APC ループにより、水晶発振信号 (X'tal OSC) にカラーバーストを位相同期させ、サイドロック検出回路により、VCO 発振周波数を低域周波数 (40Hz) の8倍近傍に自動調整します。



6932852 PANASONIC INDL. ELECTRONIC
VTR用72C 06532 D
MN6163A, MN6163AS

T-77-07-09

■ VHS方式VTRのカラー信号処理方式の概要

VHS方式のVTRは、回転2ヘッド記録再生方式でビデオテープ上にトラック幅58 μ mで隙間なしに高密度記録するためアジマス記録方式を採用しているほか、カラー信号処理にはPS (Phase Shift) 方式を採用して画質をより向上させています。

このアジマス記録方式では、2つのヘッドの角度を6度反対方向に傾けて、隣接トラックの影響をなくしていますが、低域(630kHz)に記録されるカラー信号は、このアジマス効果だけでは不十分であり、さらに複雑な信号処理を必要とします。

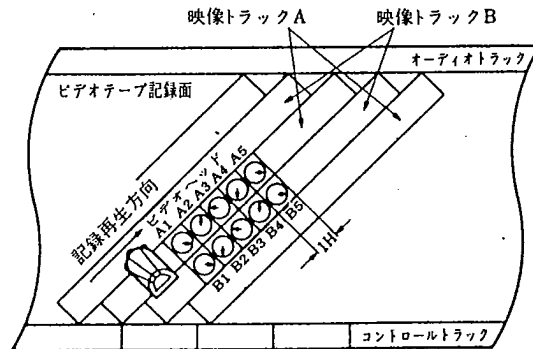
VHS方式では、この信号処理の方法として、前述のPS方式を採用しています。PS方式は図1に示すように、カラー信号が記録トラックの水平走査線1本(1H)ごとに位相を90度ずつシフトして記録され、位相シフトの方向はトラックごとに異なっています。たとえば図2でトラックAには、1Hごとにカラー信号の位相を反時計針の方向に90度ずつ回して記録し、隣接トラックBには、カラー信号を1Hごと時計針の方向、つまりトラックAとは逆方向に90度位相を回して記録されます。

再生のときは、点線のように記録のときとは逆の位相シフトが与えられ、さらに、遅延回路により1水平期間遅延された信号と加算されます。したがって、図3のようにBトラックからのクロストークは、1水平期間ごとに互いに180度位相が異なり、1水平期間遅延させた信号を加えると信号成分は倍になり、クロストーク分は相殺し合って出力に現われません。

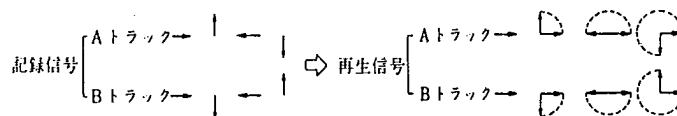
この複雑な制御をAN6366N, MN6163Aの使用により、簡単な回路構成で、しかも安定に行なわせることができます。これらは、VHS方式VTR専用のIC LSIとして設計開発されたもので、カラー信号処理回路の中心部に相

当する機能を有しています。

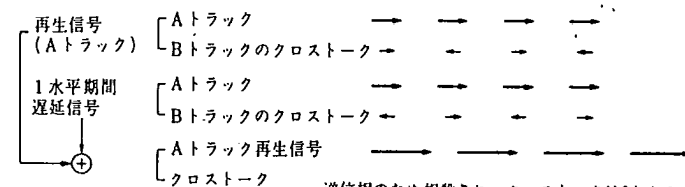
AN6366Nの部分で、水平同期信号に同期した5.03MHz(水平同期信号の320倍)の信号を安定に作り出しています。さらにMN6163Aで5.03MHzの信号を半分周(629kHz)し、この信号を1水平期間ごとに90度ずつ位相を切り換えて取り出し、前記の複雑な制御を安定に行なっています。



(図1)



(図2)



(図3)

■ 応用回路例 / Application Circuit
NTSC SYSTEM