

製品名 <h2 style="margin: 0;">殿</h2> STK 5468S	仕様書№ 発行日 前回仕様書№ 前回発行日
--	--------------------------------

1. 外形図 : 12ピン (別紙外形図面参照)
2. 機能 : シリーズレギュレータ
3. 用途 : VTR電源
4. 特長 : 3出力内蔵, カットオフ機能内蔵
5. 絶対最大定格 $T_a=25^\circ\text{C}$

*この納入仕様書の有効期間は発行日より (本仕様書3年間、暫定仕様書3ヶ月、仮仕様書1ヶ月) とさせていただきます。またご返却のない場合は、ご承認されたものとして処理させていただきます。

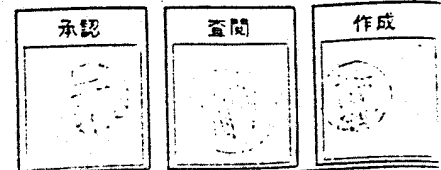
項目	記号	規格値			単位
		Vo1	Vo2	Vo3	
保存温度	Tstg	-30 ~ +105			°C
動作時基板温度	Tc max.	105			°C
最大直流入力電圧	Vin(DC) max.	30			V
最大出力電流	Io max. <small>平均値</small> / <small>※2 ピーク値</small>	1.0/2.0	1.0/2.5	1.0/2.0	A
接合部温度	Tj max.	150			°C
熱抵抗	θ_{j-c}	4.5	4.5	4.5	°C/W

6. 電気的特性 $T_a=25^\circ\text{C}$ (別紙接続回路にて)

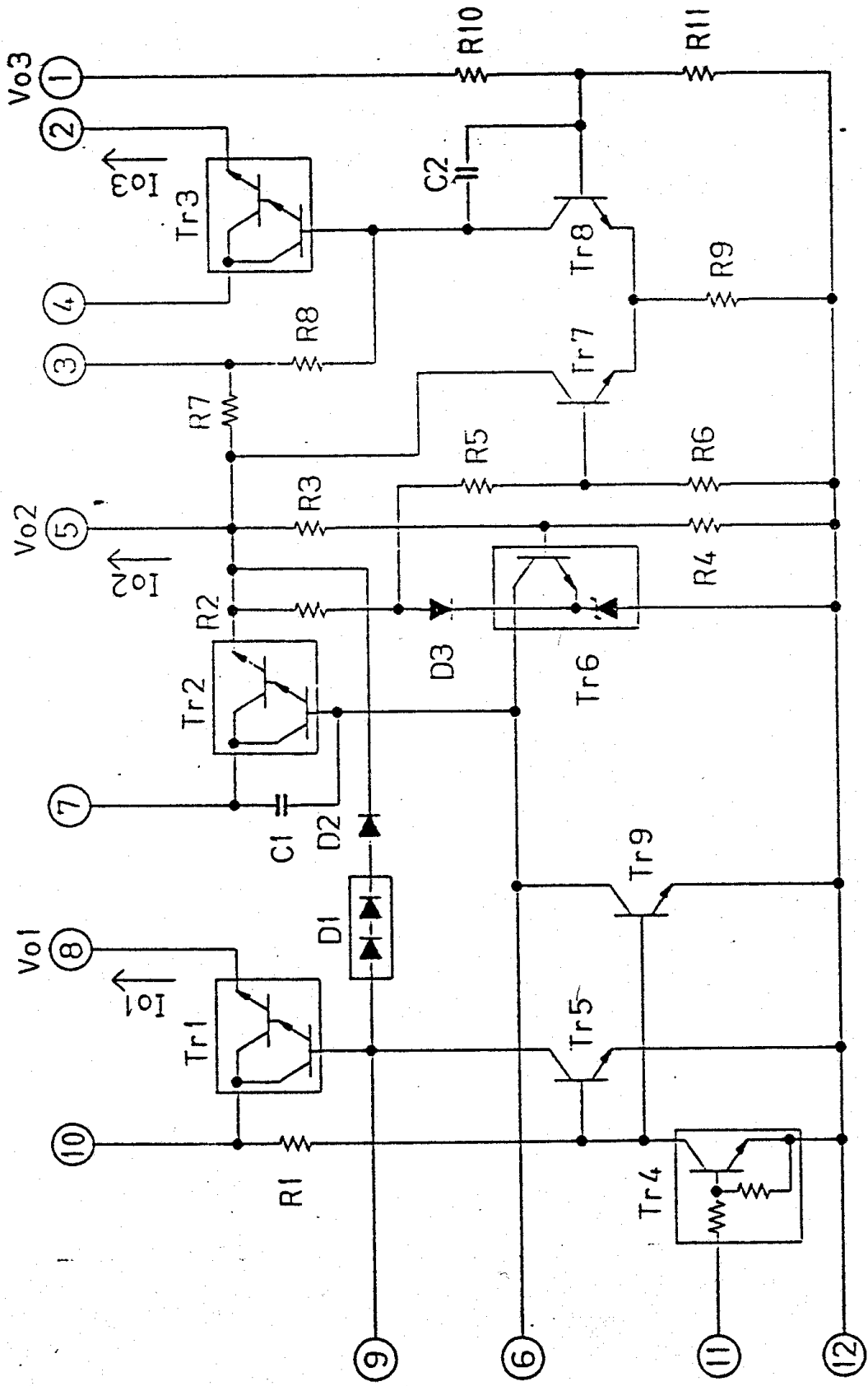
項目	条件	規格値			単位
		Vo1	Vo2	Vo3	
出力電圧設定	条件1 ※1	12.8±0.3	12.1±0.1	5.2±0.1	V
リップル電圧	条件1	60	3	3	mVpp max.
出力カットオフ残留電圧	条件1 ※3	0.1	0.1	0.1	V max.
温度係数	条件1	0.03	0.02	0.02	%/°C max.
入力レギュレーション	条件2	15	—	—	mV/V max.
	条件3	20	2	2	
ロードレギュレーション	条件4	200	45	10	mV/A max.
最小入出力電圧差	条件5	1.2	1.2	1.2	V max.

- 条件1 VB1=50V, Vin(DC)1=17V, Vin(DC)2=9V, 入力リップル電圧=1.5Vpp
VB2=33V, 入力リップル電圧=10mVpp
Io1=0.5A, Io2=0.5A, Io3=0.5A
- 条件2 VB1=50V±5V, VB2=33V, Vin(DC)1=17V, Vin(DC)2=9V
Io1=0.5A, Io2=0.5A, Io3=0.5A
- 条件3 VB1=50V, VB2=33V, Vin(DC)1=14.3V~21V, Vin(DC)2=6.5V~11.5V
Io1=0.5A, Io2=0.5A, Io3=0.5A
- 条件4 VB1=50V, VB2=33V, Vin(DC)1=17V, Vin(DC)2=9V
Io1=0.3A~1A, Io2=0.1A~1A, Io3=0.1A~1A
- 条件5 VB1=50V, VB2=33V, Io1=0.5A, Io2=0.5A, Io3=0.5A

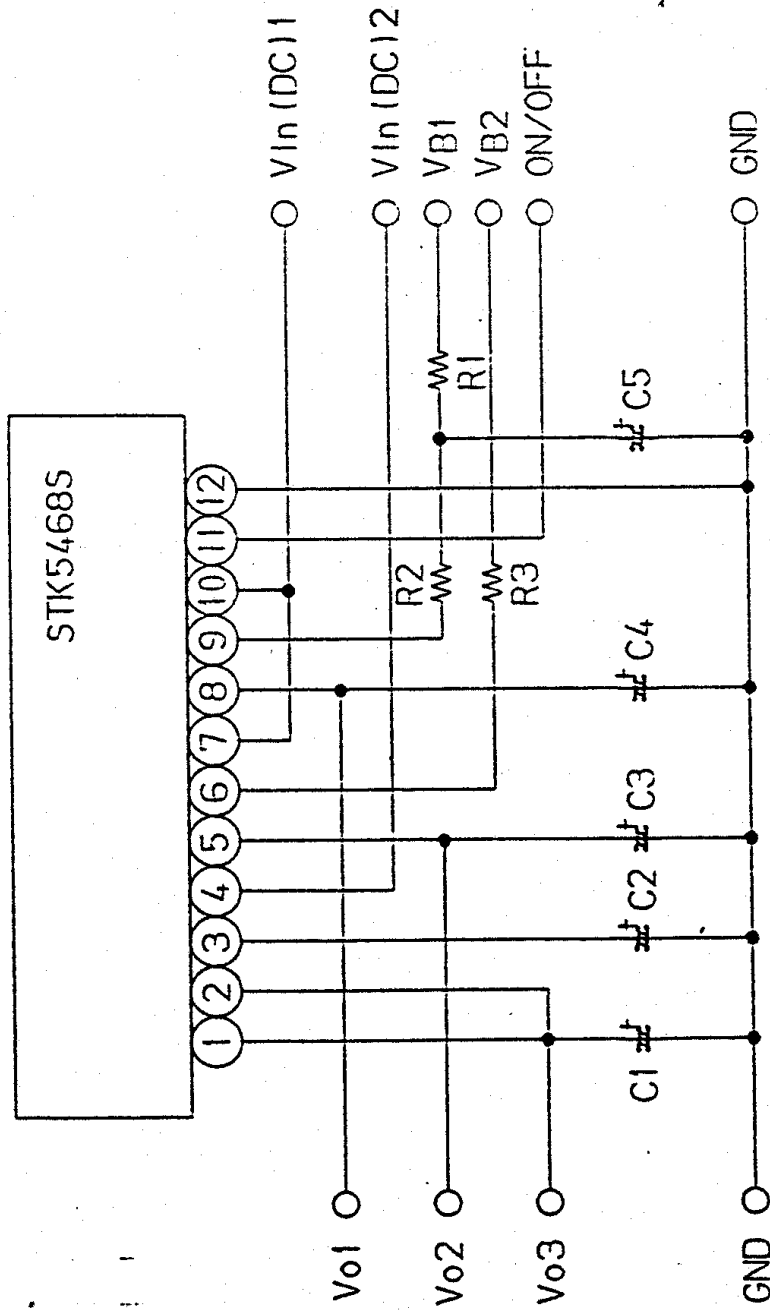
- ※1 測定は、STK5468接続回路において、入力スイッチON時より、1~2sec.以内とする。
- ※2 ピーク電流は、0.2sec.以下とする。
- ※3 端子11がHi(3V以上15V以下)のときにVo1, Vo2, Vo3はON。
端子11がLow(0.6V以下)のときにVo1, Vo2, Vo3はOFF。
- ※4 スイッチ投入時のラッシュ電流は、各REG.のトランジスタのA.S.Oにより規定する。



STK5468S内部等值回路

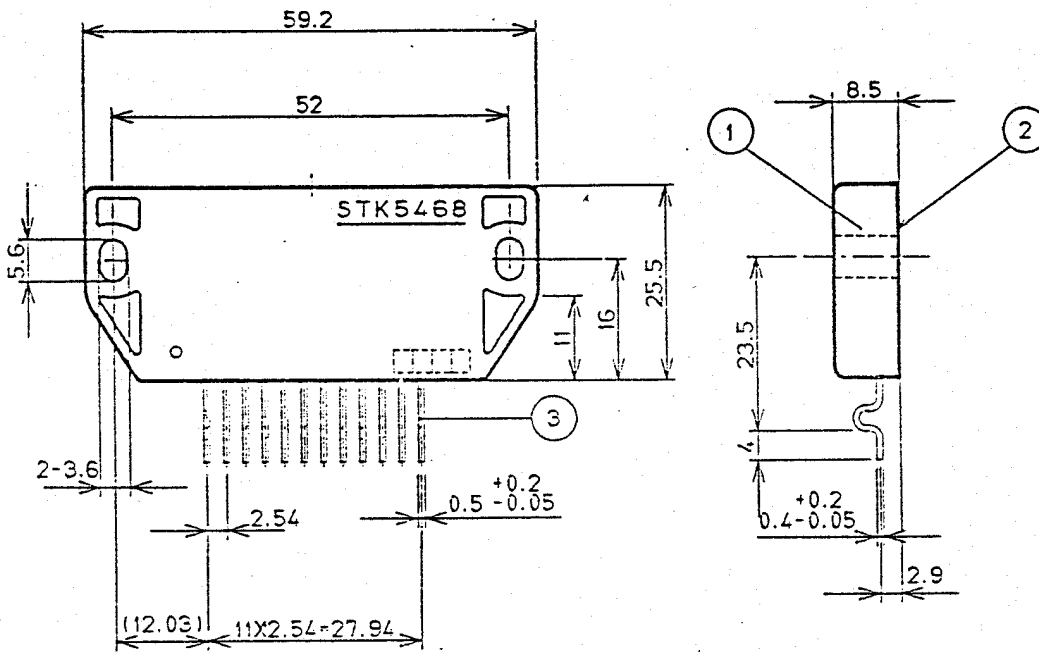


STK5468S 接統回路



- C1 47 μ F/25V
- C2 22 μ F/25V
- C3 47 μ F/25V
- C4 47 μ F/25V
- C5 100 μ F/50V
- R1 12K Ω
- R2 6.2K Ω
- R3 10K Ω

廃止品



※ ○印ハ 1pin 側ヲ示ス。(φ1.5ノ凹)

	材 質	表 面 処 理		
①	FR-PET	—		
②	IMST基板	アルマイト		
③	SPCC-SB	下地Cuメッキ 半田メッキ仕上		

DO NOT SCALE
THIS DRAWING

普通寸法差 ± 0.5

作 成 日	88年12月10日	機 種 名	STK 5468 S	図 番	—
承 認		外 形	EIAJ _____ JEDEC _____ SANYO _____	制定No	—