

マルチシンク偏向処理用

※PC1880はパソコンやIDテレビなどの多様化するメディアに対応可能なマルチシンクテレビの同期信号処理、水平・垂直帰線回路を1チップ化したマルチシンク偏向処理用LSIです。

本ICを使用することにより従来7~8個のICで構成されていたマルチシンクテレビに比べ部品点数の削減、プリント板面積の小形化が図れ、セットとして大幅なコストダウンが可能となります。

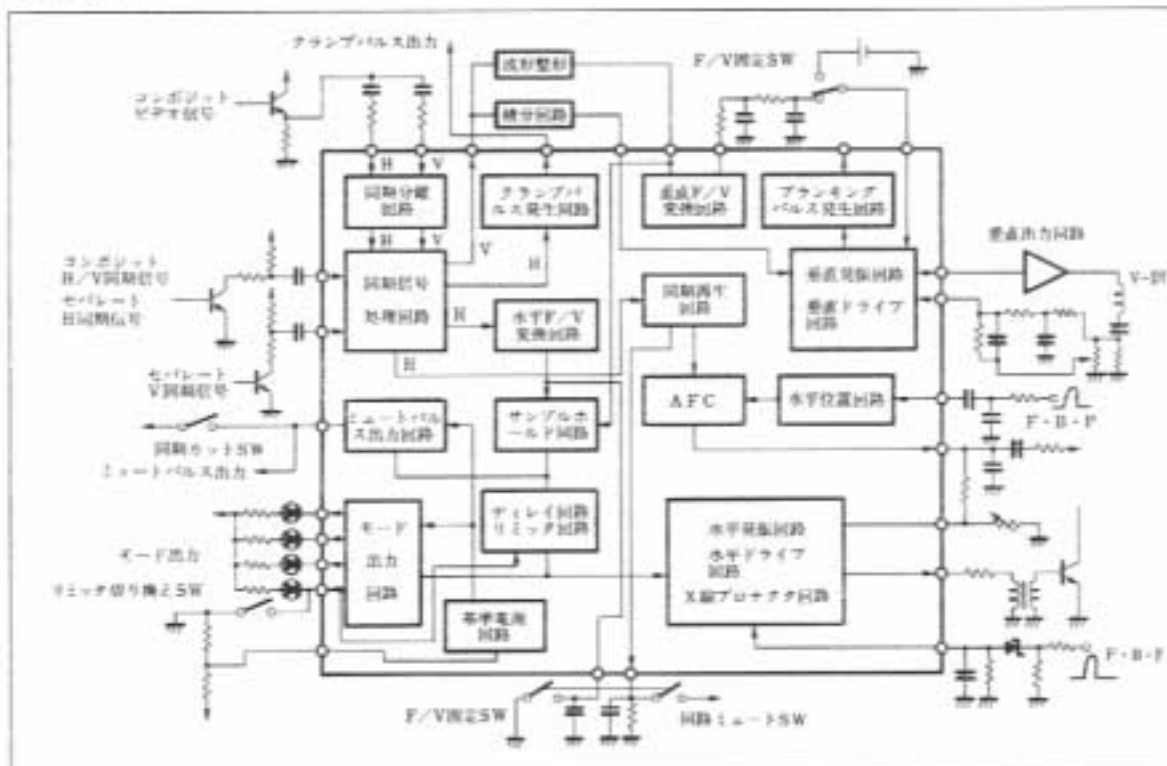
特 價

- 垂直周波数が入力周波数に自動追従可能。(垂直追従周波数: 40~100 Hz)
- 水平周波数が入力周波数に自動追従可能。(15~50 kHz/20~60 kHz)
- パソコン入力時の同期信号両極性(正・負)対応可能です。
- 入力信号自動判別回路内蔵
 - (1) セパレート同期信号 (2) コンポジット同期信号 (3) コンポジットビデオ信号
- 水平周波数のモード切り換えにディレイ回路を設けチャタリングを防止
- 入力垂直周波数が変化しても垂直出力振幅が一定
- クランプパルス発生回路はテレビ入力時とパソコン入力時で自動でタイミングを変更
- 電源電圧 12 V

オ－ダ情報

オーダ情報	パ ャ ケ ー ジ
μPC1880CA	48ピン・プラスチック・シュリンク DIP (600 mil)

ブロック図



接続図 (Top View)

サンプル&ホールド容量	1	48	基準電圧
遅延時間容量	2	47	垂直同期入力
モード出力 1	3	46	同期分離出力
モード出力 2	4	45	垂直同期検出
モード出力 3	5	44	複合ビデオ入力 (水平同期分離)
モード出力 4	6	43	複合ビデオ入力 (垂直同期分離)
ミュート時間調整	7	42	水平同期再生パルス幅
ミュートパルス出力	8	41	水平同期入力
水平 F/V 調整	9	40	水平同期極性判別
F.B.I. 入力	10	39	垂直電源
水平位置調整	11	38	クランプパルス出力
水平位置遅延	12	37	クランプパルス幅
水平電源	13	36	垂直同期周波数調整
A.F.C. (遅延)	14	35	垂直同期容量
A.F.C. 出力	15	34	垂直増速
A.F.C. 出力	16	33	垂直プリドライブ出力
A.F.C. (積分)	17	32	垂直増幅制御
水平 F/V 容量	18	31	垂直増幅出力
水平同期周波数調整	19	30	垂直 F/V 調整
水平同期容量	20	29	垂直トリガ入力
パルス幅制御	21	28	垂直同期入力
高圧プロテクタ	22	27	垂直同期制御
水平プリドライブ出力	23	26	垂直 F/V 出力
水平 GND	24	25	垂直 GND

絶対最大定格 ($T_a = 25^\circ\text{C}$)

項 目	略 号	条 件	定 格	単 位
電 源 電 圧	V_{CC}	V_{12}, V_{20}	13.5	V
垂直ドライブ出力電流	I_{11}		10	mA
水平パルス出力電流	I_{12}		10	mA
モード出力電流	$I_{3,4,5,6}$		30	mA
セパレート同期入力電圧 (V)	V_{41}		6	V_{p-p}
セパレート同期入力電圧 (H)	V_{47}		6	V_{p-p}
垂直ブランキング出力電流	I_{11}		3	mA
クランプパルス出力電流	I_{28}		3	mA
パッケージ許容損失	P_D	$T_a = 75^\circ\text{C}$	1.25	W
動作温度範囲	T_{op}		$-10 \sim +75$	$^\circ\text{C}$
保存温度範囲	T_{stg}		$-40 \sim +125$	$^\circ\text{C}$

推奨動作条件

項 目	略 号	条 件	MIN.	TYP.	MAX.	単 位
水 平 部 電 源 電 圧	V_{12}		11	12	13	V
垂 直 部 電 源 電 圧	V_{20}		11	12	13	V
複合同期信号入力電圧	V_{63}, V_{44}			2.0		V_{p-p}
セパレート同期入力電圧 (V)	V_{41}		2	4	5	V_{p-p}
セパレート同期入力電圧 (H)	V_{47}		2	4	5	V_{p-p}
モード出力電流	$I_{3,4,5,6}$			10	30	mA
垂直動作周波数範囲	f_v		40		100	Hz
水平動作周波数範囲	f_h		15 20		50 60	kHz