



三洋半導体
ニュース

No.1656

7234

STK5326

厚膜混成集積回路

VTR用2出力シリーズレギュレータ

特長

- ・三洋独自の絶縁金属基板(IMST)を採用した2出力/1パッケージで構成される定電圧レギュレータである。
- ・外部信号により出力電圧をカットオフする機能を備えている。
- ・2出力とも出力電圧が設定されている。
- ・小型化され、コストパフォーマンスが優れている。

最大定格/ $T_a=25^\circ\text{C}$

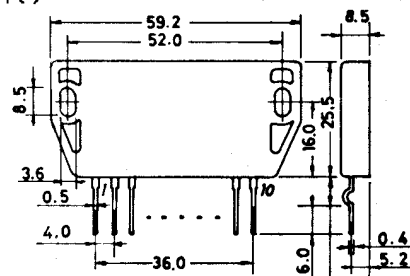
			unit
最大直流入力電圧	$V_{in(dc)max}$		30 V
最大出力電流	$I_{o max}$	出力1	1.6 A
		出力2	2.5 A
熱抵抗	θ_{jc}		2.8 $^\circ\text{C}/\text{W}$
動作時IC基板温度	T_c		105 $^\circ\text{C}$
接合部温度	T_{jmax}		150 $^\circ\text{C}$
保存周囲温度	T_{stg}		-30~+105 $^\circ\text{C}$

動作特性/ $T_a=25^\circ\text{C}$, 指定測定回路による

			min	typ	max	unit
出力電圧	条件1	出力1	11.9	12.0	12.1	V
		出力2	12.7	13.0	13.3	V
リップル圧縮率	条件1	出力1			0.3	%
		出力2			3.0	%
出力カットオフ特性	条件1		測定回路に準じる。			
出力電圧温度係数	条件1				0.02	%/ $^\circ\text{C}$
カットオフ時出力残留電圧	条件1				0.1	V
入力レギュレーション	条件2				35	mV/V
ロードレギュレーション	条件3				35	mV/A
入出力電圧差	$V_B=18.0\text{V}$, 出力電流1A		1.5			V

- (注) 条件1 $V_{in(dc)}=V_B=18.0\text{V}$, 出力1:1.1A, 出力2:0.85A
 条件2 $V_{in(dc)}=V_B=15.0\sim 22.0\text{V}$, 出力1:1.1A, 出力2:0.85A
 条件3 $V_{in(dc)}=V_B=18.0\text{V}$, 出力1:0~1.1A, 出力2:0~2.0A

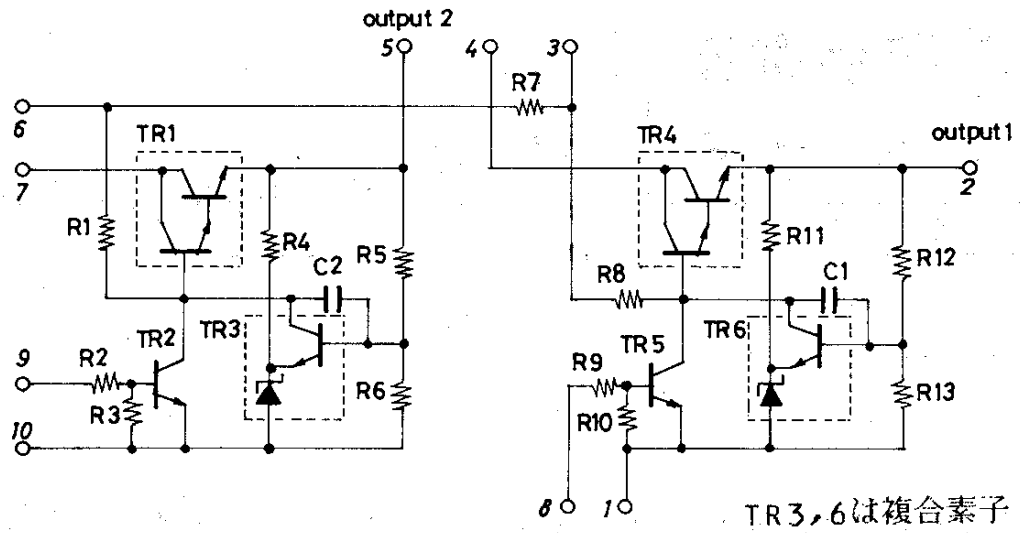
外形図 4037
(unit)



* これらの仕様は、改良などのため変更することがあります。

STK5326

等価回路



測定回路 (応用回路例)

