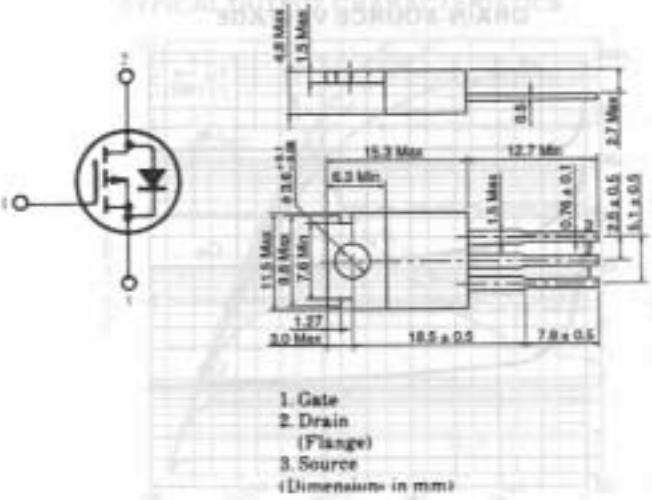
2SJ117

SILICON P-CHANNEL MOS FET

高速度電力スイッチング
2SK310とコンプリメンタリペア

■特　長

- スイッチングスピードが速い。
- 周波数特性が優れている。
- 安全動作領域(ASO)が広い。
- スイッチングレギュレータ，DC−DCコンバータ，超音波発振などに最適。



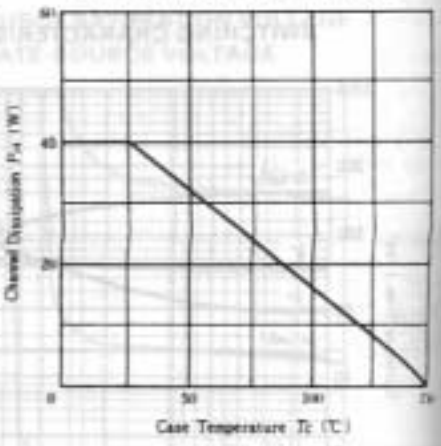
(JEDEC TO-220AB)

■ ABSOLUTE MAXIMUM RATINGS (T_a=25 °C)

Item	Symbol	Rating	Unit
Drain-Source Voltage	V_{DSS}	−400	V
Gate-Source Voltage	V_{GSS}	±20	V
Drain Current	I_D	−2	A
Drain Peak Current	$I_{D(peak)}$	−4	A
Body-Drain Diode Reverse Drain Current	I_{DR}	−2	A
Channel Dissipation	P_{ch}*	40	W
Channel Temperature	T_{ch}	150	°C
Storage Temperature	T_{stg}	−55 ~ +150	°C

*Value at T_c=25 °C

POWER VS.
TEMPERATURE DERATING



■ ELECTRICAL CHARACTERISTICS (T_a=25 °C)

Item	Symbol	Test Condition	min.	typ.	max.	Unit
Drain-Source Breakdown Voltage	$V_{(BR)DSS}$	I_D=−10mA, V_{GS}=0	−400	—	—	V
Gate-Source Leak Current	I_{GSS}	V_{GS}=±20V, V_{DS}=0	—	—	±1	μA
Zero Gate Voltage Drain Current	I_{DSS}	V_{DS}=−320V, V_{GS}=0	—	—	−1	mA
Gate-Source Cutoff Voltage	$V_{GS(off)}$	I_D=−1mA, V_{DS}=−10V	−2.0	—	−5.0	V
Static Drain-Source On State Resistance	$R_{DS(on)}$	I_D=−1A, V_{GS}=−15V*	—	5	7	Ω
Drain-Source Saturation Voltage	$V_{DS(on)}$	I_D=−1A, V_{GS}=−15V*	—	−5.0	−7.0	V
Forward Transfer Admittance	$\|y_{fs}\|$	I_D=−1A, V_{DS}=−20V*	0.4	0.7	—	S
Input Capacitance	C_{iss}	V_{DS}=−10V, V_{GS}=0, f=1MHz	—	520	—	pF
Output Capacitance	C_{oss}		—	110	—	pF
Reverse Transfer Capacitance	C_{rss}		—	15	—	pF
Turn-on Delay Time	$t_{d(on)}$	I_D=−2A, V_{GS}=−15V, R_L=15Ω	—	10	—	ns
Rise Time	t_r		—	25	—	ns
Turn-off Delay Time	$t_{d(off)}$		—	45	—	ns
Fall Time	t_f		—	35	—	ns
Body-Drain Diode Forward Voltage	V_{DF}	I_F=−1A, V_{GS}=0	—	−0.8	—	V
Body-Drain Diode Reverse Recovery Time	t_{rr}	I_F=−1A, V_{GS}=0, di_F/dt=100A/μs	—	300	—	ns

*Pulse Test